

## Ar-Ge Test Mühendisi

**ODTÜ MEMS Merkezi Laboratuvarlarında ve Temiz Alanlarında geliştirilen MEMS duyargalarının fonksiyonel testlerinin tasarımı, kurulumu ve gerçekleştirilmesinden sorumlu olacak ve 4857 sayılı İş Kanunu hükümlerine göre çalışacak Ar-Ge Test Mühendisi aranmaktadır.**

### Aranan Nitelikler:

- Üniversitelerin, elektrik – elektronik, mekatronik mühendisliği veya benzeri bölümlerinden mezun olmak
- ATPG (Automatic Test Pattern Generation) ve BIST (Built-in Self Test) gibi konseptlerde bilgi sahibi olmak
- C, C#, C++, LabVIEW dillerinden en azından birine hakim olmak
- Baskı devre tasarımı konusunda deneyimli olmak (Altium, Allegro, or Eagle PCB kullanımında deneyimli olmak) ve elektronik kartların şematiklerini inceleyip test önerileri sunabilmek
- FPGA ve dijital tasarım deneyimi olmak ve bu platformlarda hata ayıklama yapabilmek.
- Elektronik lab ekipmanlarını (fonksiyon jeneratörü, osiloskop, lojik analizörü, yarı iletken cihaz analizörü, spektrum analizörü) ileri seviyede kullanabilmek
- Pul seviyesinde ve ürün seviyesinde test otomasyonu sağlayabilmek
- Esnek çalışma saatlerine ve yoğun çalışma temposuna uyum sağlayabilmek
- Analitik düşünce yapısına sahip, problem çözme yeteneği gelişmiş, yaşam boyu öğrenme alışkanlıklarına sahip olmak
- İletişim ve koordinasyon becerileri güçlü, insan ilişkileri iyi ve takım çalışmasına yatkın olmak
- Sorumluluk sahibi, inisiyatif kullanabilen, disiplinli, dikkatli ve hedef-sonuç odaklı olmak
- İyi derecede yazılı ve sözlü İngilizce bilmek ve raporlama yapabilmek
- MS Office programlarını çok iyi düzeyde kullanabiliyor olmak
- Erkek adaylar için askerlikle ilişkisi bulunmayan

### Adayların aşağıdaki niteliklere sahip olması tercih sebebidir:

- ÖSYM tarafından eşdeğer kabul edilen yabancı dil sınavlarından YDS'ye göre en az 75 puana karşılık gelen bir puan almış olmak
- KPSS'den 65 ve üzeri puan almış olmak

### Görevleri:

- MEMS duyargalarının elektronik testleri için gerekli donanım ve yazılımı geliştirip fonksiyonel testleri gerçekleştirmek
- Test edilebilen prototip baskı devre tasarımı yapmak ve üstünde regülatör, ADC, DAC, FPGA, mikroişlemci ve hafıza entegre devre elemanları bulunan baskı devrelerin testlerini ve hata ayıklamalarını yapmak
- Gerektiğinde dijital tasarım ve FPGA platformunda test geliştirmek
- Gerektiğinde görüntü işleme veya istatistiksel analiz için kodlama yapabilmek
- Elektro-optik veya Elektro-mekanik duyargaların test ve doğrulamalarını, performans parametrelerini ölçüp raporlamak; gerekli geri-bildirimleri aktarmak
- Var olan test düzeneklerin verimini artırmak ve otomasyonunu sağlamak

- Bařvuru Yeri;

ODTÜ MEMS Merkezi, Mustafa Kemal Mahallesi Dumlupınar Bulvarı No 280, Çankaya ANKARA

- Son Bařvuru Zamanı: 28.09.2018
- Yayınlanma Tarihi: Hemen